

Accueil > Emplois, stages

## Emplois, stages

---

### Offre d'emploi

---

#### Ingénieur (H/F) de test & validation électrique en instrumentation spatiale

---

<b>Type de contrat</b>	CDD Technique/Administratif
<b>Contexte</b>	<p>MMX (Mars Moons eXplorer) est une mission de l'agence spatiale japonaise JAXA avec une forte participation du CNES. L'objectif scientifique de la mission est de révéler les origines des lunes de la planète Mars. MMX embarquera à son bord une dizaine d'instruments scientifiques dont l'instrument MIRS (MMX InfraRed Spectrometer), développé sous la maîtrise d'œuvre du LESIA à Meudon (laboratoire CNRS de l'Observatoire de Paris).</p> <p>L'agent sera placé sous la responsabilité hiérarchique du responsable AIT (Assemblage Intégration et Tests) du projet MIRS. L'équipe AIT du projet MIRS est composée d'une dizaine de personnes et assure la prise en charge de l'intégration et des tests de l'instrument pour tous les aspects liés à l'optiques, la mécanique et l'électronique.</p>
<b>Missions</b>	Dans le contexte du développement de l'instrument MIRS faisant partie de la charge utile de la mission spatiale MMX du CNES, l'ingénieur(e) sera chargé(e) de la réalisation, ou suivi de réalisation des activités d'intégration électrique et vérification fonctionnelle/performance pendant la phase de tests fonctionnels du modèle de vol de l'instrument.
<b>Activités</b>	<p>Prendre en compte les documents entrées et des contraintes (Planning, travail en salle propre, déplacements,) du travail confié</p> <p>Mettre en œuvre et valider les moyens techniques sols.</p> <p>Réaliser des montages électriques sols et instrument</p> <p>Participer à l'élaboration des procédures d'essais, des comptes-rendus de tests et rapports d'investigation d'anomalies, ...</p> <p>Réaliser les mesures électriques de signaux et conception éventuelle d'aides de test destinés à ces mesures.</p> <p>Participer aux réunions projet</p>
<b>Compétences</b>	<p>Connaissances approfondies en instrumentation (mesures physiques, métrologie)</p> <p>Connaissance générale des sciences et techniques de l'ingénieur relevant de l'électronique</p> <p>Connaissance générale des architectures matérielles autour des systèmes électriques et composants électroniques.</p> <p>Maîtriser les systèmes de prise de mesure, d'acquisition et de traitement des données.</p> <p>Documentation, compétences rédactionnelles</p>
	Niveau d'études souhaité : Bac + 3 à Bac + 5
<b>Nom du contact</b>	Jean-Michel Réess
<b>Email</b>	jean-michel.reess@obspm.fr
<b>Téléphone</b>	+33 1 45 07 76 58
<b>Durée</b>	12 mois
<b>Date d'embauche</b>	01/12/2022
<b>Salaires</b>	selon expérience entre 2280€ et 2898€ bruts
<b>Modalités</b>	Postuler sur le portail emploi du CNRS:
	<a href="https://emploi.cnrs.fr/Offres/CDD/UMR8109-SYLDES-055/Default.aspx">https://emploi.cnrs.fr/Offres/CDD/UMR8109-SYLDES-055/Default.aspx</a>
<b>Lien</b>	<a href="#">En savoir plus</a>

---

[Retour à la liste](#)

---

### Déposer une demande de stage post-bac

Vous pouvez déposer votre candidature pour un **stage post-bac**, en [remplissant ce formulaire](#).

Les demandes de stages de collège et lycée ne sont pas acceptées dans ce formulaire.

---

## Déposer une demande de stage de collège ou lycée

Vous pouvez déposer votre candidature pour un **stage de collège ou lycée**, en [remplissant ce formulaire](#) .

---

## Demandes de contrats d'apprentissage

Nous ne recevons aucune demande de contrat d'apprentissage via ce site web.